

Tutorial: **Metodología y Decisiones en el Diseño de Circuitos Integrados**

Gerard Paéz M.

Silicon Recognition, Inc.
San José, California
USA
gerardpm@siliconrecognition.com

Objetivos:

Este tutorial tratará de explicar la metodología actual utilizada para diseñar y llevar al mercado un producto en semiconductor. Paralelamente, se indicarán decisiones importantes que cualquier diseñador de circuitos integrados conseguirá en su proceso de desarrollo que vendrán de diferentes campos: Costos, Uso, Tecnología, etc. Se presentarán los diferentes pasos necesarios en la especificación del diseño inicial, traducida aquí como el Frente del Diseño; igual para la especificación tecnológica que denominamos como el Final del Diseño. Se indicarán algunos requisitos necesarios para la fabricación completa de un Circuito Integrado en Semiconductor y empaquetamiento. Se presentarán algunos proyectos reales desarrollados para el mercado de Microprocesadores, *System-On-Chip* y Reconocimiento de Formas. Por último, brevemente se indicarán algunos puntos importantes para la creación de una compañía tecnológica de arranque.

Contenidos:

1. Introducción: Orientación y Metas del Tutorial.
2. El Frente del Diseño
3. El Final del Diseño
4. Fabricación
5. Microprocesadores, *System-On-Chip* (SoC), Neural Processor.
6. Secretos para la Creación de una *Startup* (compañía tecnológica de arranque).